

505 P0207 W000

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平 5 - 2 3 2 9 1 8

(43) 公開日 平成 5 年 (1 9 9 3) 9 月 1 0 日

(51) Int. Cl. ⁵

G09G 5/00

識別記号

庁内整理番号

F 1

技術表示箇所

Z 8121-5G

H 8121-5G

審査請求 未請求 請求項の数 1 3 (全 1 4 頁)

(21) 出願番号 特願平 4 - 6 9 3 2 0

(22) 出願日 平成 4 年 (1 9 9 2) 2 月 2 0 日

(71) 出願人 0 0 0 0 0 5 1 0 8

株式会社日立製作所

東京都千代田区神田駿河台四丁目 6 番地

(72) 発明者 荒井 郁也

神奈川県横浜市戸塚区吉田町 2 9 2 番地

株式会社日立製作所映像メディア研究所内

(72) 発明者 木藤 浩二

神奈川県横浜市戸塚区吉田町 2 9 2 番地

株式会社日立製作所映像メディア研究所内

(72) 発明者 佐野 勇司

神奈川県横浜市戸塚区吉田町 2 9 2 番地

株式会社日立製作所映像メディア研究所内

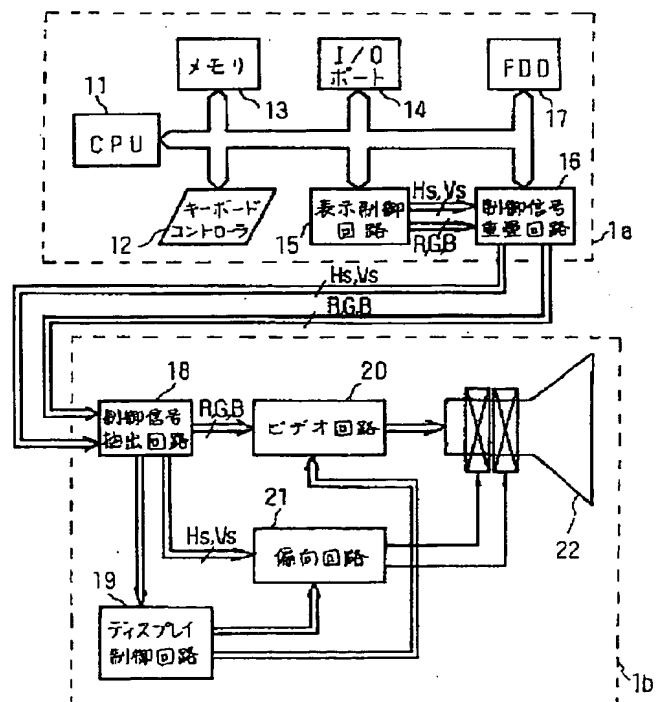
(74) 代理人 弁理士 並木 昭夫

(54) 【発明の名称】 画像表示装置

(57) 【要約】

【目的】 キーボード等の入力装置から表示画面の調整が行なえ、しかも、利用者の必要とする表示状態を的確に得ることができる。

【構成】 コンピュータ本体 1 a に接続されたキーボードから、利用者がディスプレイ装置 1 b の表示画面を調整するための制御命令を入力すると、制御信号重畳回路 1 6 は、制御命令に対応した制御信号を作成し、表示制御回路 1 5 で発生された映像信号あるいは同期信号の垂直帰線期間に重畳する。制御信号抽出回路 1 8 は、制御信号重畳回路 1 6 からの映像信号あるいは同期信号から、重畳された制御信号を抽出し出力する。ディスプレイ制御回路 1 9 は、制御信号抽出回路 1 8 からの制御信号をもとに調整信号を発生し、ビデオ回路 2 0 及び偏向回路 2 1 を調整する。



【特許請求の範囲】

【請求項 1】 キーボード等の入力装置とコンピュータ本体とディスプレイ装置とで構成される画像表示装置において、前記コンピュータ本体は、前記ディスプレイ装置の表示画面を調整するための制御命令が前記入力装置から入力されると、該制御命令に基づいて制御信号を作成し、別に発生された前記ディスプレイ装置を駆動するための映像信号もしくは同期信号に重畳して、前記ディスプレイ装置に出力する重畳手段を備え、前記ディスプレイ装置は、前記重畳手段から出力された前記映像信号もしくは同期信号から、重畳された前記制御信号を抽出して出力する抽出手段と、該抽出手段から出力された前記制御信号に基づいて調整信号を発生して、前記ディスプレイ装置における他の所定の手段を調整する制御手段と、を備えたことを特徴とする画像表示装置。

【請求項 2】 請求項 1 に記載の画像表示装置において、前記コンピュータ本体は、CPU と、前記映像信号を発生すると共に、前記同期信号として水平同期信号及び垂直同期信号を発生する信号発生手段と、を備え、前記重畳手段は、前記入力装置から入力され、前記 CPU を介して送られてくる前記制御命令を保持する保持回路と、前記垂直同期信号を基準として、前記保持回路の内容を取り込むシフトレジスタ回路と、前記垂直同期信号を基準として、前記水平同期信号を所定値計数する計数回路と、前記垂直同期信号を基準とし、前記計数回路が所定値計数するまで、前記水平同期信号を前記シフトレジスタ回路の読み出しクロックとして供給するゲート回路と、前記シフトレジスタ回路から読み出される信号のレベルを、前記信号発生手段で発生された映像信号のレベルに合わせるレベル変換回路と、前記ゲート回路の出力期間は該レベル変換回路の出力を選択し、それ以外の期間は前記映像信号を選択する選択回路と、で構成されることを特徴とする画像表示装置。

【請求項 3】 請求項 1 に記載の画像表示装置において、前記ディスプレイ装置は、ビデオ回路と、偏向回路と、を備え、前記制御手段は、複数のデジタル／アナログ変換回路を備え、前記抽出手段から出力された前記制御信号に含まれるアドレス情報により、複数の前記デジタル／アナログ変換回路の中から、所定のデジタル／アナログ変換回路を選択し、該デジタル／アナログ変換回路により、前記制御信号に含まれる制御データを前記調整信号として調整電圧または調整電流に変換し、前記ビデオ回路及び／または偏向回路を調整することを特徴とする画像表示装置。

【請求項 4】 請求項 1 に記載の画像表示装置において、前記ディスプレイ装置は、ビデオ回路と、偏向回路と、を備え、前記制御手段は、マイクロコンピュータと、不揮発性メモリと、複数のデジタル／アナログ変換回路と、を備え、前記ディスプレイ装置の電源投入時には、前記不揮発性メモリに格納されている制御

情報を前記マイクロコンピュータが読み出し、複数の前記デジタル／アナログ変換回路のうちの所定のデジタル／アナログ変換回路に印加して、該デジタル／アナログ変換回路の出力により、前記ビデオ回路及び／または偏向回路を調整し、前記抽出手段から前記制御信号が出力されている場合には、前記マイクロコンピュータが該制御信号を処理し、複数の前記デジタル／アナログ変換回路のうちの所定のデジタル／アナログ変換回路に印加して、該デジタル／アナログ変換回路の出力により、前記ビデオ回路及び／または偏向回路を調整すると共に、前記制御信号を前記制御情報として前記不揮発性メモリに書き込むことを特徴とする画像表示装置。

【請求項 5】 請求項 1 に記載の画像表示装置において、前記重畳手段は、作成した前記制御信号を、別に発生された前記映像信号のうち、映像信号の垂直ブランキング期間に重畳することを特徴とする画像表示装置。

【請求項 6】 キーボード等の入力装置とコンピュータ本体とディスプレイ装置とで構成される画像表示装置において、前記コンピュータ本体は、前記ディスプレイ装置の表示画面を調整するための制御命令が前記入力装置から入力されると、該制御命令に基づいて制御信号を作成して、前記ディスプレイ装置に出力する作成手段を備え、前記ディスプレイ装置は、前記作成手段から出力された前記制御信号に基づいて調整信号を発生して、前記ディスプレイ装置における他の所定の手段を調整する制御手段と、を備えたことを特徴とする画像表示装置。

【請求項 7】 請求項 6 に記載の画像表示装置において、前記コンピュータ本体内の前記作成手段から前記ディスプレイ装置内の前記制御手段への前記制御信号の受け渡しを RS - 2 3 2 C や G P - I B 等の汎用インターフェイスを用いて行うと共に、前記作成手段に信号入力手段を、前記制御手段に信号出力手段を、それぞれ設け、前記汎用インターフェイスを介して前記ディスプレイ装置から前記コンピュータ本体へ、前記ディスプレイ装置の動作状況に関する情報を送り得るようにしたことを特徴とする画像表示装置。

【請求項 8】 キーボード等の入力装置とコンピュータ本体とディスプレイ装置とで構成される画像表示装置において、前記コンピュータ本体は、前記ディスプレイ装置の表示画面を調整するための制御命令が前記入力装置から入力されると、該制御命令に基づいて制御信号を作成して、別に作成したディスプレイ装置に画像表示を行うための画像データと共に、前記ディスプレイ装置に出力する表示処理手段を備え、前記ディスプレイ装置は、前記表示処理手段から出力された前記画像データに基づいて映像信号と同期信号を作成すると共に、前記表示処理手段から出力された前記制御信号に基づいて調整信号を発生して、前記ディスプレイ装置における他の所定の手段を調整する制御手段と、を備えたことを特徴とする画像表示装置。

10

20

30

40

50

【請求項 9】 請求項 8 に記載の画像表示装置において、前記制御手段は、前記表示処理手段から出力された前記画像データが所定期間更新されない場合には、前記ディスプレイ装置における他の所定の手段を制御して、該ディスプレイ装置を非表示状態またはそれに近い状態にすることを特徴とする画像表示装置。

【請求項 10】 キーボード等の入力装置とコンピュータ本体とディスプレイ装置とで構成される画像表示装置において、前記コンピュータ本体は、前記ディスプレイ装置の表示画面を調整するための制御命令が前記入力装置から入力されると、該制御命令に基づいて制御信号を作成し、該制御信号を変調して交流電源に重畳する変調手段を備え、前記ディスプレイ装置は、前記交流電源から、重畳された前記制御信号を抽出して復調し出力する復調手段と、該復調手段から出力された前記制御信号に基づいて調整信号を発生して、前記ディスプレイ装置における他の所定の手段を調整する制御手段と、を備えたことを特徴とする画像表示装置。

【請求項 11】 キーボード等の入力装置とコンピュータ本体とディスプレイ装置とで構成される画像表示装置において、前記コンピュータ本体及びディスプレイ装置は、それぞれ、前記入力装置から出力される命令の一部または全部を入力すると共に、前記ディスプレイ装置は、前記入力装置から入力される命令が、前記ディスプレイ装置の表示画面を調整するための制御命令である場合に、該制御命令に基づいて制御信号を作成して出力する作成手段と、該作成手段から出力された前記制御信号に基づいて調整信号を発生して、前記ディスプレイ装置における他の所定の手段を調整する制御手段と、を備えたことを特徴とする画像表示装置。

【請求項 12】 請求項 11 に記載の画像表示装置において、前記入力装置は、前記制御命令を専用に入力するための専用キーを有すると共に、該専用キーにより入力された命令は少なくとも前記ディスプレイ装置に入力されることを特徴とする画像表示装置。

【請求項 13】 請求項 11 に記載の画像表示装置において、前記入力装置からディスプレイ装置への前記命令の伝送は赤外線もしくは電波を利用して行うことにより、前記入力装置とディスプレイ装置との間の接続線の数を抑えたことを特徴とする画像表示装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、キーボード等の入力装置とコンピュータ本体とディスプレイ装置とで構成される画像表示装置に関し、特に、ディスプレイ装置における画面の表示サイズや位置、明るさなどの各種調整をキーボード等の入力装置からコンピュータ本体を介して調整可能として使い勝手を向上した画像表示装置に関するものである。

【0002】

【従来の技術】 現在、コンピュータ端末等のディスプレイ装置では、画面の表示位置や表示サイズ、及び表示すべき映像信号の偏向周波数が多種多様となっている。このため、コンピュータ端末等のディスプレイ装置としては、1 台で各種の映像信号（ビデオ信号）に対応可能なディスプレイ装置が使用されるようになってきた。

【0003】 この種のディスプレイ装置としては、マイクロコンピュータやメモリ LSI などを用いて、映像信号の各種類毎に最適な画面表示を提供しようとするものがあり、この様な従来例としては、例えば、特開平 1 - 3 2 1 4 7 5 号公報に記載のものなどを挙げることができる。

【0004】 この従来例では、予め、映像信号の種類毎に画面の表示位置及び表示サイズ情報を記憶しているメモリを、マイクロコンピュータなどで制御し、入力映像信号に応じた最適な画面の表示位置及び表示サイズ情報を、そのメモリより読み出し、その読み出された情報に基づきディスプレイ装置の偏向回路などを制御する。また、ディスプレイ装置に入力された映像信号が既知のものでない場合には、上記メモリには対応する情報が保持されていないので、ディスプレイ装置の前面等に配される調整スイッチなどを操作し、画面の表示位置及び表示サイズ等の調整情報の入力を行う。この入力情報に基づき上記マイクロコンピュータなどの制御回路が偏向などの制御情報を作成し、調整が行われる。

【0005】 上記従来例は、ディスプレイ装置側で入力映像信号に合わせて、最適な画面表示を得ようとするものであるが、その他の従来例として、コンピュータ本体側から制御して表示状態を切り換えるようにしたものがあり、この様な従来例としては、特公平 2 - 6 0 1 9 3 号公報に記載のものなど挙げることができる。

【0006】 この従来例では、コンピュータ本体が、映像信号の帰線消去期間に判別パルスを重畳して出力し、ディスプレイ装置がその判別パルスを基に偏向周波数を切り換えている。

【0007】

【発明が解決しようとする課題】 上記した 2 つの従来例のうち、前者の従来例においては、画面の表示位置及び表示サイズ等の制御はすべてディスプレイ装置側で管理されるため、調整の必要あるいは要求が生じたときには、コンピュータ本体に接続されたキーボード等の入力装置からいちいち手を離して、ディスプレイ装置の調整スイッチなどに手を延ばして操作する必要がある、使い勝手の面で煩わしさがあった。

【0008】 また、後者の従来例においては、コンピュータ本体に接続されたキーボード等の入力装置から操作することができるが、単に偏向周波数を 2 値でしか切り換えることができないため、コンピュータの利用者が必要とする表示状態を十分得ることが出来ないという問題点があった。

【 0 0 0 9 】そこで、本発明の目的は、上記した従来技術の問題点を解決し、ディスプレイ装置の調整スイッチなどに手を延ばさなくとも、手元にあるキーボード等の入力装置から表示画面の調整が行なえ、しかも、利用者の必要とする表示状態を的確に得ることができる画像表示装置を提供することにある。

【 0 0 1 0 】

【課題を解決するための手段】上記問題点を解決するために、本発明では、一般的なコンピュータシステムにおいて、コンピュータ本体内に、表示画面の制御信号を映像信号もしくは同期信号に重畳する重畳手段を設け、ディスプレイ装置内に、重畳された制御信号を抽出する抽出手段と、抽出された制御信号により表示状態を調整する制御手段と、を設けるようにした。

【 0 0 1 1 】または、コンピュータ本体内に、制御信号を作成し所定の方式で出力する作成手段を設け、ディスプレイ装置内には、該制御信号を受け取り表示状態を調整する制御手段を設けるようにした。

【 0 0 1 2 】または、コンピュータ本体内に、作成した画像データと表示画面の制御信号とを共にデジタル信号の形式でディスプレイ装置に対して出力する表示処理手段を設け、ディスプレイ装置内に、上記画像データよりアナログ映像信号及び同期信号を作成し、制御信号よりディスプレイ装置の所定箇所を調整する調整信号を出力する制御手段を設けるようにした。

【 0 0 1 3 】または、コンピュータ本体内に、表示画面の制御信号をコンピュータ本体を動作させるための交流電源に重畳する変調手段を設け、ディスプレイ装置内に、変調された制御信号を抽出する復調手段と、復調手段からの制御信号でディスプレイ装置の内部回路を調整して所定の表示画面を得る制御手段と、を設けるようにした。

【 0 0 1 4 】更にまたは、キーボード等の入力装置からの制御信号をそのままディスプレイ装置で受け、ディスプレイ装置内には、表示画面の調整に係わる制御信号を識別する命令識別手段と、該命令識別手段からの信号で表示画面の調整を行う制御手段と、を設けるようにした。

【 0 0 1 5 】

【作用】コンピュータ本体内の重畳手段は、キーボード等の入力装置から入力された命令がディスプレイ装置の表示画面の調整に関する場合に、コンピュータ本体から出力する映像信号もしくは同期信号にディスプレイ装置の制御信号を重畳し、ディスプレイ装置側では、抽出手段が重畳された制御信号を取り出し、制御手段は該制御信号に従ってディスプレイ装置の内部回路の調整を行い、所望の画面表示を得る。

【 0 0 1 6 】または、作成手段は、上記キーボード等の入力装置からの表示画面の制御命令に沿った制御信号を作成して、専用接続線を通して出力し、ディスプレイ装

置側の制御手段は、前記制御信号を入力すると、その制御信号に従ってディスプレイ装置の内部回路の所定部分を調整し、表示画面の調整を行う。

【 0 0 1 7 】または、表示処理手段は、コンピュータ本体内の CPU で作成される描画命令を処理し、映像表示を行うための画像データを作成し、更に表示画面の制御信号も作成して、画像データと制御信号をデジタル信号送受信の所定の方式によりディスプレイ装置に出力する。また、制御手段は、前記表示処理手段からの画像データ及び制御信号を受け取り、映像信号と同期信号、及びディスプレイ装置の内部回路に対する調整信号を作成する。

【 0 0 1 8 】または、変調手段は、表示画面の調整に関する情報あるいは命令から表示画面の制御信号を作成し、コンピュータ本体に供給される交流電源にその制御信号を重畳し、制御信号の伝送を行う。復調手段は、前記変調手段によって重畳された制御信号を抽出する。制御手段は、前記復調手段からの制御信号によりディスプレイ装置の内部回路の所定箇所を調整し、表示画面の調整を行う。

【 0 0 1 9 】更にまたは、命令識別手段は、キーボード等の入力装置から直接到来する信号の内で表示画面の調整に関するものを識別し、調整用の制御信号を作成する。制御手段は、前記命令識別手段からの制御信号に応じて、ディスプレイ装置の内部回路の所定箇所を調整し、表示画面の調整を行う。

【 0 0 2 0 】

【実施例】以下、本発明の実施例について図を用いて説明する。図 1 は本発明の第 1 の実施例を示すブロック図である。同図において、1 a はコンピュータ本体を示しており、この中で 1 1 は CPU、1 2 はコンピュータ本体 1 a に接続されたキーボード（図示せず）から入力される各種命令を処理するキーボードコントローラ、1 3 はメモリ回路、1 4 は周辺機器との接続を行う為の入出力ポート、1 5 はディスプレイ装置を駆動するための映像信号及び同期信号を発生する表示制御回路、1 6 は表示制御回路 1 5 から出力された映像信号または同期信号に制御信号を重畳する制御信号重畳回路、1 7 はフロッピディスク駆動回路、である。また、1 b はディスプレイ装置を示しており、この中で 1 8 は制御信号重畳回路 1 6 から出力された映像信号または同期信号から前記制御信号を抽出する制御信号抽出回路、1 9 は制御信号抽出回路 1 8 により抽出された制御信号をもとに所定の回路に対する調整信号を発生するディスプレイ制御回路、2 0 はビデオ回路、2 1 は偏向回路、2 2 は映像を表示するための陰極線管、である。

【 0 0 2 1 】図 1 の動作は以下のようになる。コンピュータ本体 1 a において、制御信号重畳回路 1 6 を除く部分は従来のパーソナルコンピュータやワークステーションなどの一般的な構成と同様である。

【 0 0 2 2 】 先ず、コンピュータ本体 1 a に接続されたキーボードから、コンピュータの利用者が、ディスプレイ装置 1 b の表示画面を調整するための制御命令を入力すると、キーボードコントローラ 1 2 がその制御命令をデジタル符号化し、その後、CPU 1 1 がその制御命令を認識して、制御信号重畳回路 1 6 の制御を行う。

【 0 0 2 3 】 制御信号重畳回路 1 6 では、前記制御命令に対応した制御信号を作成して、表示制御回路 1 5 で発生された、ディスプレイ装置 1 b を駆動するための映像信号あるいは同期信号の垂直帰線期間に重畳する。

【 0 0 2 4 】 次に、ディスプレイ装置 1 b の制御信号抽出回路 1 8 が、制御信号重畳回路 1 6 から出力された映像信号あるいは同期信号から、重畳された制御信号を抽出して、ディスプレイ制御回路 1 9 へ出力すると共に、映像信号をビデオ回路 2 0 へ、同期信号を偏向回路 2 1 へそれぞれ出力する。

【 0 0 2 5 】 ディスプレイ制御回路 1 9 では、入力された制御信号をもとに、ビデオ回路 2 0 及び偏向回路 2 1 に対する調整信号を発生し、ビデオ回路 2 0 及び偏向回路 2 1 を調整する。この様にして、表示画面の調整が行なわれ、陰極線管 2 2 に表示される映像はコンピュータ

利用者の所望するものとなる。

【 0 0 2 6 】 図 2 は図 1 の制御信号重畳回路 1 6 の一具体例を示すブロック図であり、図 3 は図 2 の要部信号の波形を示す波形図である。図 2 において、1 6 1 はアドレスデコーダ、1 6 2 はデータラッチ回路、1 6 3 はパルスのエッジ検出回路、1 6 4 はシフトレジスタ回路、1 6 5 及び 1 7 0 はアンド回路、1 6 6 は信号レベルを変換するレベル変換回路、1 6 7 はアナログスイッチ、1 6 8 はクロックパルスを 1 7 個計数するカウンタ回路、1 6 9 はセットリセットタイプのフリップフロップ回路（以下、RSFF 回路という）である。

【 0 0 2 7 】 同図の動作は次のようになる。前述したように、コンピュータ本体 1 a に接続されたキーボードから、コンピュータの利用者が、ディスプレイ装置 1 b の表示画面を調整するための制御命令を入力すると、キーボードコントローラ 1 2 がその制御命令をデジタル符号化し、その後、CPU 1 1 がその制御命令を認識して、制御信号重畳回路 1 6 に対し、コンピュータバスを介して制御データを送る。

【 0 0 2 8 】 アドレスデコーダ 1 6 1 は、送られてきた制御データがディスプレイ装置 1 b の表示画面を調整するための制御データの場合には、その制御データをデータラッチ回路 1 6 2 に取り込ませる。次に、エッジ検出回路 1 6 3 は、垂直同期信号 V s の先頭部分を水平同期信号 H s を用いて検出し、このエッジ検出パルスをシフトレジスタ回路 1 6 4、カウンタ回路 1 6 8 及び RSFF 回路 1 6 9 に出力する。

【 0 0 2 9 】 カウンタ回路 1 6 8 では、エッジ検出パルスをリセット信号とし、水平同期信号 H s をクロック信

号として、その立ち上がりで計数動作をし、リセット信号入力後 1 7 クロック計数すると、キャリー出力を RSFF 回路 1 6 9 のリセット入力端子に送る。従って、RSFF 回路 1 6 9 からは、図 3 に示す V ゲートパルスが出力される。この V ゲートパルスのハイレベルの期間にディスプレイ装置 1 b に対する制御信号が重畳される。

【 0 0 3 0 】 一方、シフトレジスタ回路 1 6 4 は、エッジ検出回路 1 6 3 からのエッジ検出パルスにより、データラッチ回路 1 6 2 に保持されている制御データを読み込んでくる。次に、シフトレジスタ回路 1 6 4 は、アンド回路 1 7 0 により V ゲートパルスのハイレベルの期間だけ出力される水平同期信号 H s をクロック信号としてシフト動作を行い、図 3 に示す制御データを出力する。

【 0 0 3 1 】 更に、この制御データは、アンド回路 1 6 5 で水平同期信号 H s との積を取られた後、レベル変換回路 1 6 6 により映像信号レベルに変換され、スイッチ回路 1 6 7 に入力される。スイッチ回路 1 6 7 の他方の入力には、映像信号のうち、B（青色）映像信号が入力され、前記 V ゲートパルスをスイッチ切り換え制御信号として、ハイレベルの期間はレベル変換回路 1 6 6 の出力を、また、それ以外のローレベルの期間では B 映像信号を選択し、図 3 に示すような制御信号の重畳された B 映像信号を得ることができる。ここでは、色の視覚感度が低い B 映像信号に制御信号を重畳しているが、それ以外の R（赤色）、G（緑色）映像信号や同期信号に重畳してもかまわない。

【 0 0 3 2 】 次に、図 4 は図 1 の制御信号抽出回路 1 8 及びディスプレイ制御回路 1 9 の一具体例を示すブロック図であり、図 5 は図 4 の要部信号の波形を示す波形図である。

【 0 0 3 3 】 図 4 において、4 0 1 は分配器、4 0 2 はローパスフィルタ（以下、LPF という）、4 0 3 はレベル変換回路、4 0 4 と 4 0 5 はバッファ、4 0 6 は 1 7 カウント回路、4 0 7 は RSFF 回路、4 0 8 と 4 0 9 はアンド回路、4 1 0 はインバータ、4 1 1 は 1 6 段シフトレジスタ回路、4 1 2 はデコーダ回路、4 1 3 は D/A 変換回路（以下、DAC という）、4 1 4 はエッジ検出回路、である。

【 0 0 3 4 】 以下、図 4 の動作について図 5 を用いて説明する。制御信号重畳回路 1 6 からの B 映像信号は、分配器 4 0 1 に入力され、2 つに分配されて、一方は他の映像信号と共に図 1 に示したビデオ回路 2 0 に出力され、他方は LPF 4 0 2 に出力される。LPF 4 0 2 に入力された B 映像信号は、LPF 4 0 2 で、B 映像信号中のノイズ等の不要周波数成分が除去され、その後、次段のレベル変換回路 4 0 3 で、デジタル信号レベルに変換される。

【 0 0 3 5 】 また、垂直同期信号 V s は、バッファ 4 0 4 を経て、エッジ検出回路 4 1 4 に入力され、そこで、先頭エッジが検出され、図 5 に示すエッジ検出パルス 4

18として、17カウント回路406、RSFF回路407、16段シフトレジスタ回路411にそれぞれ出力される。

【0036】 先ず、17カウント回路406では、エッジ検出パルス418によりリセットがかかると、バッファ405を介して入力される水平同期信号Hsを計数用クロックとして計数動作を行い、その立ち上がりを17クロック数えると、17検出パルスを出力する。次に、RSFF回路407では、エッジ検出パルス418をセット信号として、17検出パルスをリセット信号として

それぞれ受け取り、図5に示すVゲートパルス419を作成する。

【0037】 アンド回路408は、レベル変換回路403の出力とRSFF回路407からのVゲートパルスとの積を取り、B映像信号に重畳された制御信号420を抜き出して出力する。また、もう一つのアンド回路409は、上記Vゲートパルスとインバータ410で論理反転したバッファ405からの水平同期信号Hsとの積を取り、16段シフトレジスタ回路411とDAC413用のクロック信号を作る。

【0038】 16段シフトレジスタ回路411は、エッジ検出パルス418により保持内容をリセットし、前記制御信号420をアンド回路409からのクロック信号により順次保持して行く。デコーダ回路412では、16段シフトレジスタ回路411の初段、2段、15段、16段目の保持値をデコードし、制御信号420中のスタートビット、ストップビットを検出すると、図5に示すDAC413用のロードパルス422を出力する。また、16段シフトレジスタ回路411の2段目の出力は、図5に示すDAC413のシリアルデータ421として用いる。

【0039】 DAC413は、シリアルデータ入力で多チャンネル内蔵タイプのD/A変換器であって、図5に示すシリアルデータ421内のDAC制御アドレスに従い、複数の内蔵D/A変換器のうち、いずれかを選択し、制御データ部分の値によってD/A変換出力値を更新する。この際、シリアルデータ421を、アンド回路409からのクロック信号に同期して順次取り込んで行き、デコーダ回路412からのロードパルス422の立ち上がり部分で取り込みデータを確定する。

【0040】 こうして、DAC413から調整信号として出力される調整電圧もしくは調整電流により、図1に示したビデオ回路20及び偏向回路21の調整を行うことができる。

【0041】 次に、図6は図1の制御信号抽出回路18及びディスプレイ制御回路19の他の具体例を示すブロック図である。同図において、601はセクタ、602はワンチップマイクロコンピュータ（以下、マイコンという）、603は書き込み可能な読み出し専用メモリ（以下、EEPROMという）であり、その他、図4と

同一番号は同一機能を有する。

【0042】 同図の動作は以下になる。アンド回路408によりB映像信号中に重畳されている制御信号を抽出し、アンド回路409により16段シフトレジスタ回路411の書き込み用のクロック信号を作成する部分までは、図4の場合とまったく同様の動作である。この具体例では、マイコン602を用いて、図1に示すコンピュータ本体1a側から送られてくるディスプレイ装置1bに対する制御信号を処理している。

【0043】 先ず、通常、マイコン602は、セクタ601を制御し、アンド回路409からの書き込み用のクロック信号を選択させ、16段シフトレジスタ回路411に上記制御信号を書き込ませる。この時、マイコン602には、エッジ検出回路414からのエッジ検出パルスが割り込み信号として入力され、所定時間経過後には、セクタ601を制御してマイコン602からの読み出し用のクロック信号を選択させるようにする。

【0044】 16段シフトレジスタ回路411に保持されていた制御信号は、マイコン602からの読み出し用のクロック信号により順次読み出され、マイコン602に入力される。マイコン602では、取り込んだ信号が正しい制御信号である場合には、DAC413に制御データを出力し、ディスプレイ装置1b内の所定の回路の調整を行う。また、この制御データはEEPROM603にも書き込まれ、次回、ディスプレイ装置1bの電源投入時などに、EEPROM603からその制御データが読み出されて、所定の調整が行われる。

【0045】 また、この具体例では、予め、EEPROM603に制御データを格納しておくことにより、コンピュータ本体1a側からの制御信号に合わせて、必要な制御データを読み出すことができる。従って、キーボードからの制御命令の他に、コンピュータ本体動作のソフトウェア上に、予め、ディスプレイ装置1bに対する制御情報をプログラムしておくことで、ソフトウェア毎への対応も可能となる。

【0046】 なお、以上説明したように、本実施例では、制御信号を映像信号または同期信号の垂直帰線期間などに重畳する方式を用いる場合について説明したが、制御信号として、映像信号の直流レベル自体を用いることもできる。この場合、制御信号抽出回路18では、映像信号の直流レベルを再生し、この電圧値に合わせてディスプレイ装置1bの所定回路の調整を行なうようにすれば良い。また、本実施例では、ディスプレイ装置1bのビデオ回路20及び偏向回路21を調整する例について述べているが、その他に高圧回路部分を制御してフォーカス等の調整を行うことも、もちろん可能である。

【0047】 図7は本発明の第2の実施例を示すブロック図である。同図において、1cは図1に示したコンピュータ本体とは別のコンピュータ本体を示しており、この中で70は制御信号作成回路である。また、1dは図

1 に示したディスプレイ装置とは別のディスプレイ装置を示しており、この中で 7 1 は図 1 に示したディスプレイ制御回路 1 9 とは別のディスプレイ制御回路である。その他、図 1 と同一番号は同一機能を示す。

【 0 0 4 8 】以下、図 7 の動作について簡単に説明する。同図では、映像信号及び同期信号は一般的なパーソナルコンピュータやワークステーションと同様な表示制御回路 1 5 から出力される。

【 0 0 4 9 】ここで、コンピュータ本体 1 c に接続されたキーボード（図示せず）から、コンピュータの利用者が、ディスプレイ装置 1 d の表示画面を調整するための制御命令を入力すると、その制御命令は、キーボードコントローラ 1 2、CPU 1 1 を介し、コンピュータバスを経て制御信号作成回路 7 0 に送られる。

【 0 0 5 0 】制御信号作成回路 7 0 では、その制御命令を保持し、その制御命令に対応した制御信号を作成して、ディスプレイ装置 1 d に適当なタイミングで出力する。この際の出力方式としては、例えば、RS - 2 3 2 C、GP - I B、セントロニクス、SCS I などの既存のインターフェイスを用いることが可能である。従っ

て、制御信号作成回路 7 0 には該当するインターフェイス回路が含まれている。

【 0 0 5 1 】次に、ディスプレイ装置 1 b のディスプレイ制御回路 7 1 が、制御信号作成回路 7 0 から出力された制御信号を、ディスプレイ制御回路 7 1 に含まれる、上記インターフェイス回路と同様のインターフェイス回路を介して入力し、その制御信号をもとに、ビデオ回路 2 0 及び偏向回路 2 1 に対する調整信号としての調整電圧もしくは調整電流を発生して、ビデオ回路 2 0 及び偏向回路 2 1 を調整する。

【 0 0 5 2 】本実施例では、制御信号のやりとりを汎用インターフェイスで行うため、ディスプレイ装置 1 d 側とコンピュータ本体 1 c 側で双方向の通信が可能である。このため、ディスプレイ装置 1 d が制御信号を正しく受け取ったか、現時点のディスプレイ装置 1 d の制御状態がどの様になっているか、またはディスプレイ装置 1 d 側が正常に動作しているかなどをモニターすることも可能である。

【 0 0 5 3 】図 8 は本発明の第 3 の実施例を示すブロック図である。同図において、1 e は図 1、図 7 に示したコンピュータ本体とは別のコンピュータ本体を示しており、その中で 8 1 はディスプレイ表示イメージの画像データを作成する表示処理回路、8 2 はインターフェイス回路である。1 f は図 1、図 7 に示したディスプレイ装置とは別のディスプレイ装置を示しており、8 3 はインターフェイス回路、8 4 はディスプレイ装置 1 b を駆動するための各種信号を作成するディスプレイコントローラである。なお、インターフェイス回路（以下、I / F 回路）8 2、8 3 は、コンピュータ本体 1 e 内の表示処理回路 8 1 とディスプレイ装置 1 f 内のディスプレイコ

ントローラ 8 4 との信号の授受を行う為のものである。また、その他、図 1 及び図 7 と同一番号は同一機能を示すものである。

【 0 0 5 4 】以下、図 8 の動作について簡単に説明する。CPU 1 1 から発せられる画像処理命令は、コンピュータバスを経て、表示処理回路 8 1 へ送られる。表示処理回路 8 1 では、その画像処理命令を受け取り、ディスプレイ表示イメージの画像データを作成する。

【 0 0 5 5 】この際、コンピュータ本体 1 e に接続されたキーボード（図示せず）から、コンピュータの利用者が、ディスプレイ装置 1 f の表示画面を調整するための制御命令を入力すると、その制御命令は、キーボードコントローラ 1 2、CPU 1 1 を介し、コンピュータバスを経て表示処理回路 8 1 へ送られる。表示処理回路 8 1 では、その制御命令が送られてくると、画像データ領域外の所定の箇所に制御信号を作成する。

【 0 0 5 6 】この様にして作成された画像データと制御信号は、I / F 回路 8 2 で所定のインターフェイス仕様、例えば、転送レートの大きい SCS I 規格などに対応して、画像情報としてディスプレイ装置 1 f に向けて出力される。

【 0 0 5 7 】ディスプレイ装置 1 f では、I / F 回路 8 3 が I / F 回路 8 2 からの画像情報を入力し、ディスプレイコントローラ 8 4 に順次送る。ディスプレイコントローラ 8 4 は、送られてきた画像情報を順次内部メモリに書き込み、書き込んだ画像情報のうち、画像データ部分より R、G、B の各映像信号と同期信号を作成する。また、画像情報の中に上記制御信号が存在すれば、ビデオ回路 2 0 及び偏向回路 2 1 に対する調整信号としての調整電圧もしくは調整電流を発生して、ビデオ回路 2 0 及び偏向回路 2 1 を調整する。

【 0 0 5 8 】更に、ディスプレイコントローラ 8 4 は、所定時間内にその内部メモリに書き込まれた画像情報が更新されない場合には、ビデオ回路 2 0 を制御して、映像信号の振幅を最小レベルとすることで、陰極線管 2 2 の焼き付きを防止する。

【 0 0 5 9 】本実施例においても、コンピュータ本体 1 e とディスプレイ装置 1 f 間のインターフェイスは双方向性を有するため、コンピュータ本体 1 e 側から画像データや制御信号を送るばかりでなく、ディスプレイ装置 1 f 側からも受信確認の合図や動作状況の報告などの送信が可能となる。また、コンピュータ本体 1 e とディスプレイ装置 1 f 間の接続がインターフェイスケーブル 1 本となるので、接続の煩わしさなども解消できる。

【 0 0 6 0 】図 9 は本発明の第 4 の実施例を示すブロック図である。同図において、1 g は図 1、図 7、図 8 に示したコンピュータ本体とは別のコンピュータ本体を示しており、その中で 9 1 は変調回路である。1 h は図 1、図 7、図 8 に示したディスプレイ装置とは別のディスプレイ装置を示しており、その中で 9 2 はディスプレ

イ制御回路、93は復調回路、94及び95は電源プラグ、である。その他、図1と同一番号は同一機能を有するものである。

【0061】図9の動作は以下になる。コンピュータ本体1gに接続されたキーボード（図示せず）から、コンピュータの利用者が、ディスプレイ装置1hの表示画面を調整するための制御命令を入力すると、その制御命令は、キーボードコントローラ12を介してCPU11に送られる。CPU11では、その制御命令を処理し、その制御命令に対応した制御信号を、コンピュータバスを経て変調回路91に対し送る。変調回路91は、受け取った制御信号を変調し、AC電源に重畳した後、電源プラグ94より電源ラインを通して、ディスプレイ装置1h側に伝送する。

【0062】ディスプレイ装置1hでは、電源ラインを通して電源プラグ95からAC電源が供給されると、復調回路93において、AC電源に重畳されている変調された制御信号を復調し、元の制御信号を再生する。再生された制御信号は、ディスプレイ制御回路92に入力され、ディスプレイ制御回路92は、その制御信号の指示内容に従って、ビデオ回路20及び偏向回路21に対する調整信号としての調整電圧もしくは調整電流を発生して、ビデオ回路20及び偏向回路21を調整する。

【0063】この様にして、本実施例では、電源ラインを通してディスプレイ装置1hに対する制御信号を伝送するため、制御信号用の信号線を増やすことなく、ディスプレイ装置1hの制御を行うことができる。

【0064】図10は本発明の第5の実施例を示すブロック図である。同図において、1iは一般的なパーソナルコンピュータやワークステーションを示すコンピュータ本体を示しており、また、1iは図1、図7、図8、図9に示したディスプレイ装置とは別のディスプレイ装置を示しており、その中で101はコマンド識別回路、102はディスプレイ制御装置、である。1kはコンピュータ本体1i及びディスプレイ装置1jに接続されるキーボードを示している。その他、図1と同一番号は同一機能を示す。

【0065】図10の動作は以下になる。図10では、コンピュータの利用者がキーボード1kを操作すると、キー入力信号はコンピュータ本体1iと更にディスプレイ装置1jに入力される。このうち、ディスプレイ装置1jでは、キー入力信号をコマンド識別回路101において処理し、そのキー入力信号がディスプレイ装置1jの表示画面を調整するための制御命令である場合には制御信号として取り出す。ディスプレイ制御回路102は、その制御信号の指示内容に従って、ビデオ回路20及び偏向回路21に対する調整信号としての調整電圧もしくは調整電流を発生して、ビデオ回路20及び偏向回路21を調整する。

【0066】本実施例では、コンピュータ本体1iでデ

ィスプレイ装置1jに対する制御信号を作成することがないので、コンピュータ本体1i側のCPUにかかる負担は全く無い。この様にして、コンピュータの利用者はディスプレイ装置1jに直接触れることなく、キーボード1kから制御することが可能となる。

【0067】ここで、キーボード1kからディスプレイ装置1jに接続される信号線としては、コンピュータ本体1iに接続するものをそのまま分配しても良いし、または、ディスプレイ装置1jに対する制御命令だけを取り扱う専用の信号線としても構わない。前者の場合は、キーボード1kとして一般的なものがそのまま利用できる。また、後者の場合には、キーボード1kにディスプレイ制御用の専用キーを付加することとなる。

【0068】更に、キーボード1kとディスプレイ装置1j間の接続線を減らすために、赤外線等を用いたりリモートコントロール回路を使用することで、配線による煩わしさを抑えることができる。また、本実施例では、制御命令の入力手段としてキーボード1kを使用しているが、マウスやタッチパネル、ライトペン、などの入力装置を用いることももちろん可能である。

【0069】

【発明の効果】本発明によれば、コンピュータの利用者は、ディスプレイ装置の調整スイッチなどに手を延ばさなくとも、手元にあるキーボード等の入力装置から表示画面の調整が行なえ、しかも、利用者の必要とする表示状態を的確に得ることができる。従って、コンピュータシステムにおける操作性の向上及びディスプレイ装置の使い勝手の向上が図れる。また、制御用ハードウェアについても必需最小限の構成で実現可能である。

【図面の簡単な説明】

【図1】本発明の第1の実施例を示すブロック図である。

【図2】図1の制御信号重畳回路16の一具体例を示すブロック図である。

【図3】図2の要部信号の波形を示す波形図である。

【図4】図1の制御信号抽出回路18及びディスプレイ制御回路19の一具体例を示すブロック図である。

【図5】図4の要部信号の波形を示す波形図である。

【図6】図1の制御信号抽出回路18及びディスプレイ制御回路19の他の具体例を示すブロック図である。

【図7】本発明の第2の実施例を示すブロック図である。

【図8】本発明の第3の実施例を示すブロック図である。

【図9】本発明の第4の実施例を示すブロック図である。

【図10】本発明の第5の実施例を示すブロック図である。

【符号の説明】

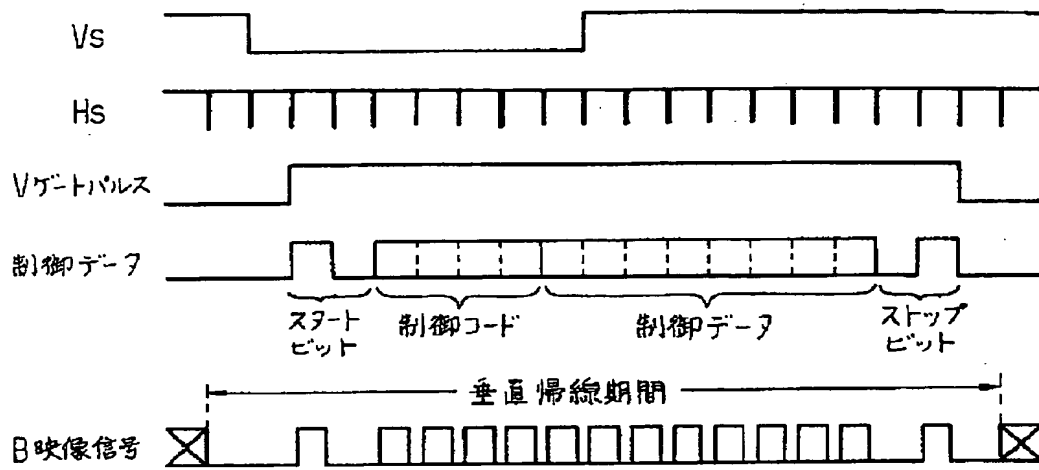
1a、1c、1e、1g、1i…コンピュータ本体、1

16

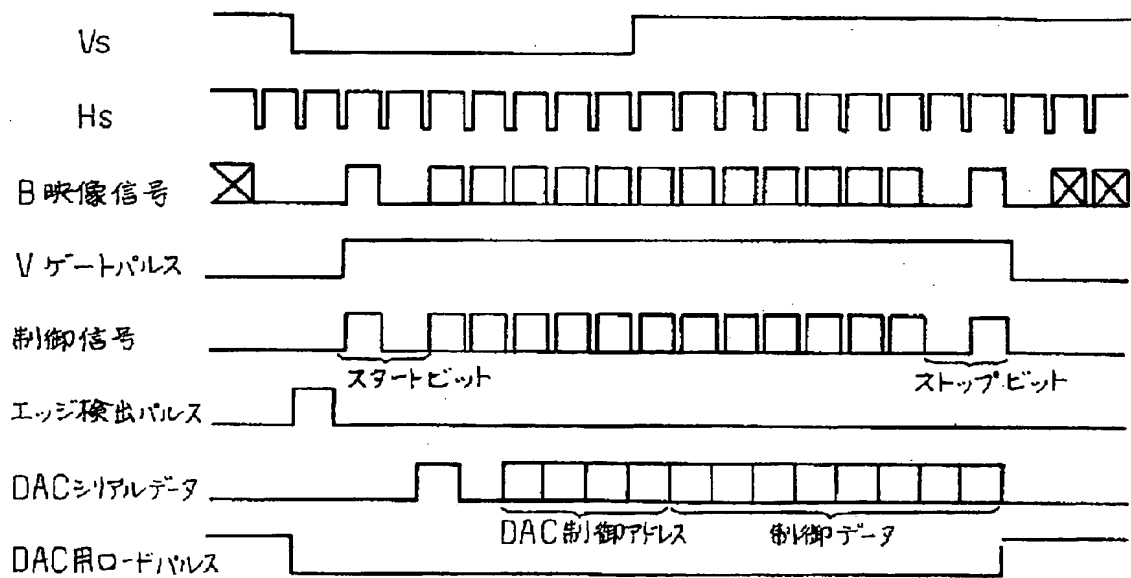
御信号作成回路、81…表示処理回路、84…ディスプレイコントローラ、91…変調回路、92…復調回路、1k…キーボード、101…コマンド識別回路。

[illegible]

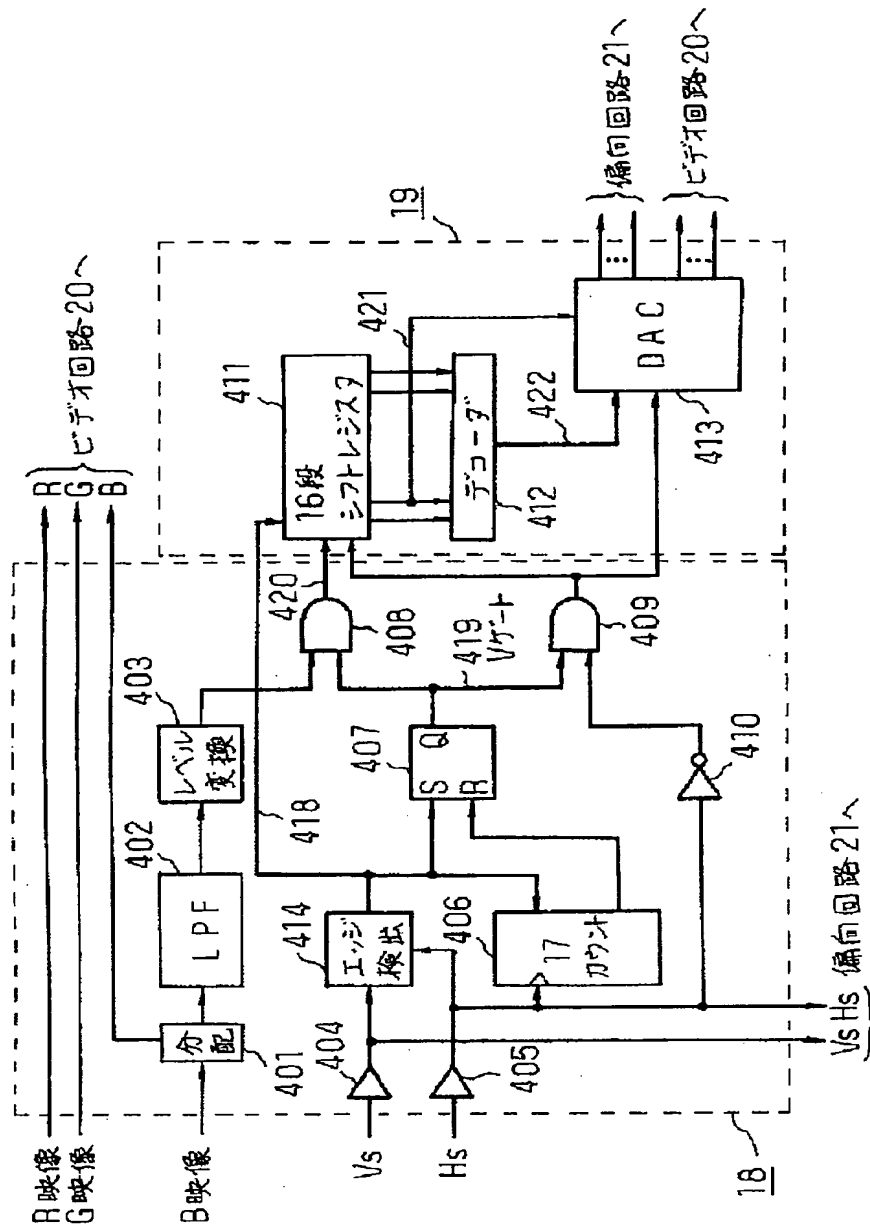
【図 3】



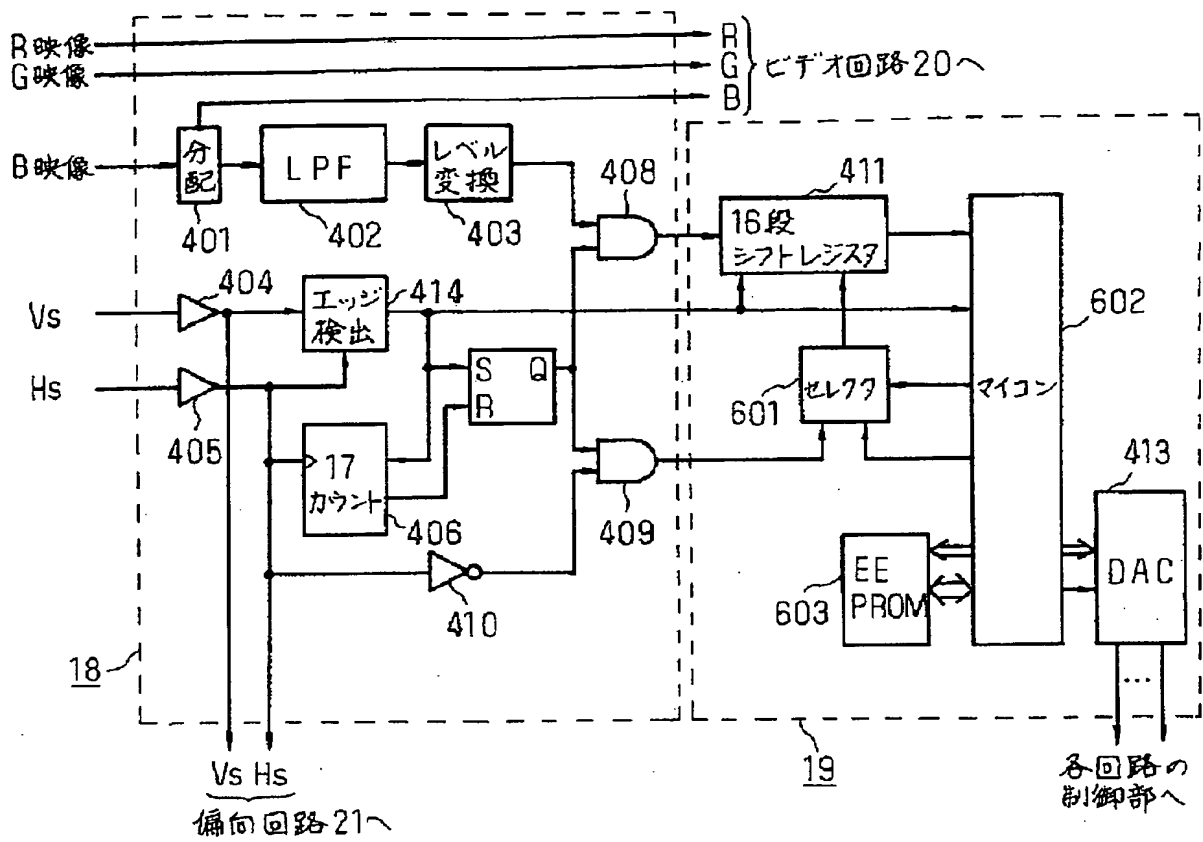
【図 5】



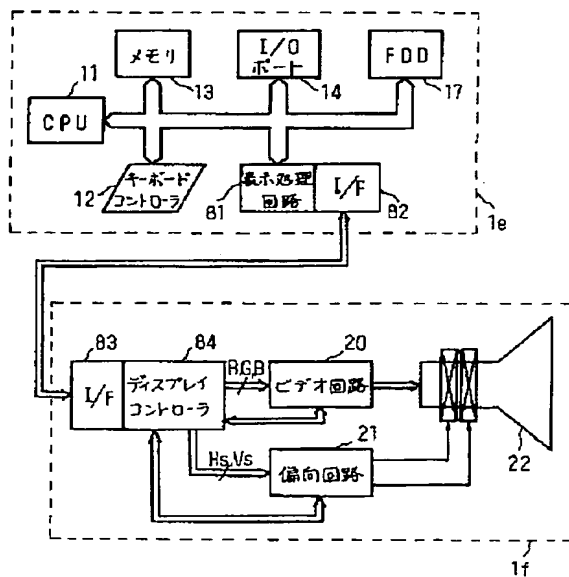
【図 4】



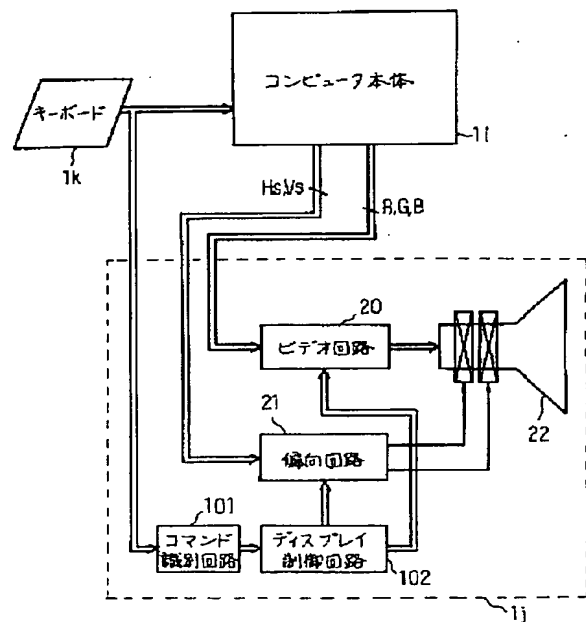
【図 6】



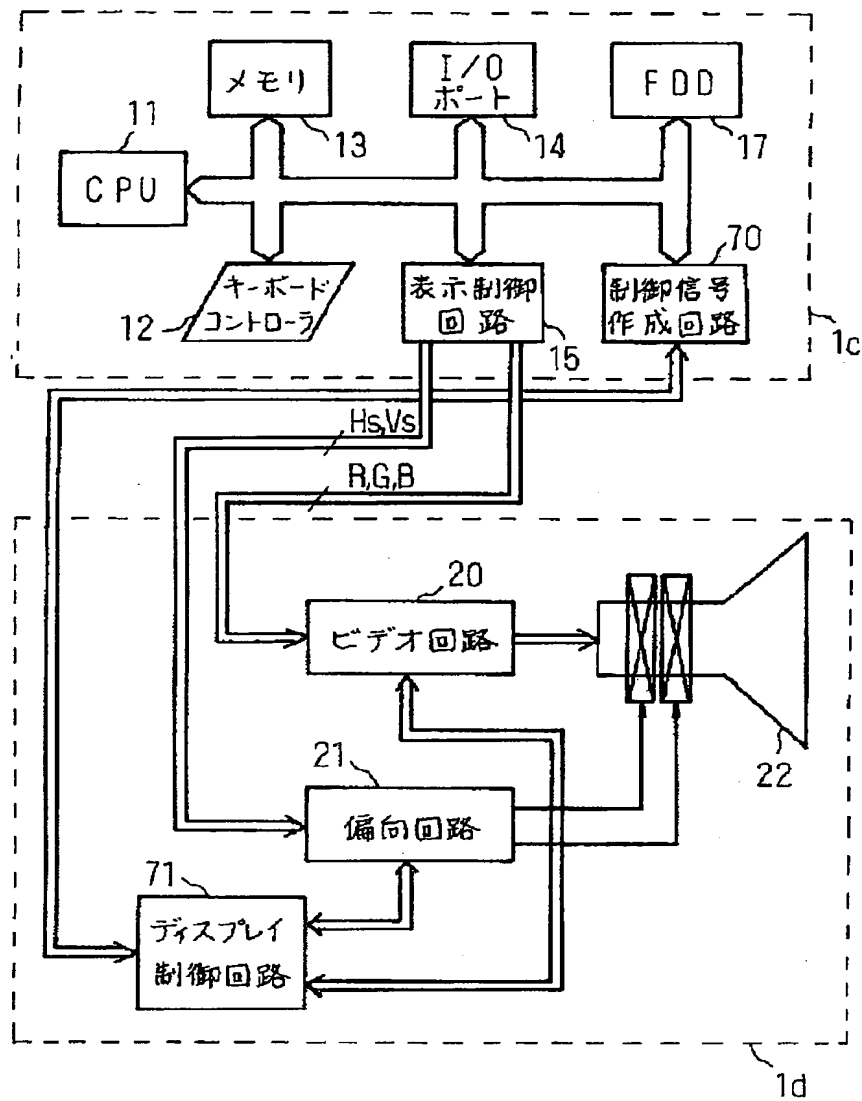
【図 8】



【図 10】



【図 7】



【図 9】

